#### (9 日本国特許庁 (JP)

#### ①実用新案出願公開

### ⑩ 公開実用新案公報 (U)

昭55—87135

f) Int. Cl.³
H 02 J 1/12

識別記号

庁内整理番号 6959-5G ❸公開 昭和55年(1980)6月16日

審査請求 未請求

(全 2 頁)

#### 50電源回路

②実 願 昭53—170257

②出 願 昭53(1978)12月13日

**@考案者宇佐美慎一** 

勝田市大字稲田1410番地株式会

### 匈実用新案登録請求の範囲

定常状態で高い電圧を供給する第1のラインと 定常状態で低い電圧を供給する第2のラインを具 備する電源回路において、前記第1のラインと第 2のライン間に、逆パイアスになるようにダイオ ードを接続せしめ、電源投入時の第1のラインの 電圧立ち上がり特性を改善することを特徴とする 電源回路。 社日立製作所東海工場内

⑪出 願 人 株式会社日立製作所

東京都千代田区丸の内1丁目5

番1号

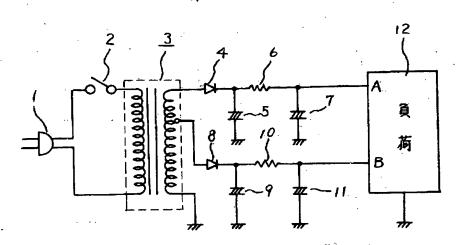
⑪代 理 人 弁理士 薄田利幸

#### 図面の簡単な説明

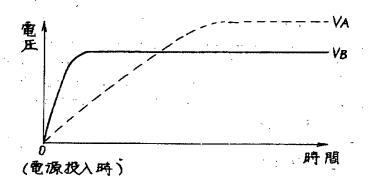
第1図は従来の電源回路図、第2図はその特性 図、第3図は本考案による電源回路の実施例回路 図、第4図はその特性図である。

1……電源プラグ、2……電源スイツチ、3… …電源トランス、4……ダイオード、5……コン デンサ、6……抵抗、7……コンデンサ、8…… ダイオード、9……コンデンサ、10……抵抗、 11……コンデンサ、12……負荷、13……ダイオード。

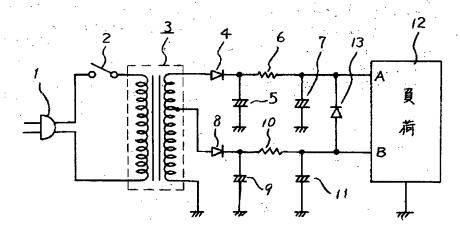
## 建 1 图



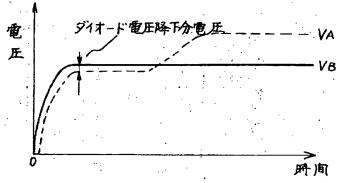
# **茅 2 図**



# 第 3 図



第 4 页



(電源投入時)